

个人简历

姓 名	谭虎	性 别	男	
民 族	汉	籍 贯	四川广安	
出生日期	1998. 12	政治面貌	共青团员	
学 历	本科	体重身高	175cm 70kg	
专 业	电子科学与技术	健康情况	健康	
就读院校	电子科技大学成都学院	邮 编	611731	
联系电话	18848335363	邮 箱	793093822@qq. com	
求职意向	FPGA 工程师			
主修课程	单片机设计，C 语言编程，数据库原理及应用，EDA 技术，FPGA 系统实验，数字电路基础，模拟电路基础，信号与系统。			
项目成果	在 FPGA 方面，能够熟练的操作 Quartus II 、ModelSim-Altera 以及 Vivado 等软件，并且掌握 C 和 Verilog 语言，熟悉 FPGA 工程的开发流程，能够熟练的操作 Vivado、ModelSim、ISE、国产安路、高云、复旦微等 FPGA 软件。会使用 Matlab 进行简单的建模。熟练使用Word 办公软件。 ●精通 C 和 Verilog 语言，熟悉单片机和 FPGA 工程的开发流程。 ●掌握并能独立开发 IIC、SPI、UART、LVDS、 AD\DA、AXI、Ethernet、DDR4、GTX、AURORA、SGMII、SRIO、PCIe 等接口协议， ●了解数字信号处理，滤波，调制解调等。			
技能与获奖 证书情况	2017 至 2018 学年度国家励志奖学金 2018 至 2019 学年度国家励志奖学金 2019 至 2020 学年度国家励志奖学金 四川省优秀毕业生 二〇一八年四川省大学生电子设计竞赛本科组三等奖 二〇一九年四川省大学生电子设计竞赛本科组三等奖 2018 年第十五届五一数学建模竞赛二等奖 2019 年第十六届五一数学建模竞赛三等奖 第十届蓝桥杯全国软件和信息技术专业人才大赛四川赛区单片机设计与开发大学组二等奖 2017-2018 学年度学院一等奖学金 2018-2019 学年度学院一等奖学金			

工作经历	2025.03-至今 四川微泰芯科技有限公司 FPGA 工程师 ●主要负责板卡类FPGA 侧逻辑开发。项目前期，进行需求分析和理解、资源评估和芯片选型、配合硬件工程师和其他工程师完成方案设计；项目中期，进行硬件测试、模块设计及编码实现和仿真验证；项目后期，进行硬件调试、程序分析及优化实现、文档编写、归档管理、技术支持与维护。 ●主要做各类常用接口类的编程和信号的采集、处理。 项目简介： 数据采集与回放模块： 1. 具备采样率 1.6Gbps 的 4 路 AD/DA，实现数据的采集和回放。 2. 通过解码 B 码获取时间信息，并将时标和采集到的 AD 数据组包存放至DDR4 中。 3. PC 端通过 PCIe 4.0 接口与 FPGA 通信，访问 DDR4。 4. FPGA 接收来自 PC 端发送的回放数据包，并将其解包恢复出DA 数据和时间信息，通过 DA 和 B 码输出。 图像处理模块： 1. 通过线性插值的方式实现图像的尺度变换。 2. 通过滤波和形态学处理实现图片降噪。 3. 色度空间转换，可以实现RGB转HSV或RGB转YCrCb。 4. 实现自适应阈值，降低光照不均、阴影造成的影响。 5. 通过上述操作，实现目标颜色提取。 2022.09-2025.03 成都创融达科技有限公司 FPGA 工程师 ●主要负责各类测试台FPGA 侧逻辑开发。项目前期，进行需求分析和理解、资源评估和芯片选型、配合硬件工程师和其他工程师完成方案设计；项目中期，进行硬件测试、模块设计及编码实现和仿真验证；项目后期，进行硬件调试、程序分析及优化实现、文档编写、归档管理、技术支持与维护。 ●主要做各类常用接口类的编程。如 IIC、SPI、UART、LVDS、AXI、Ethernet、DDR4、GTX、AURORA、SGMII、SRIO、PCIe 等。验证接口的工作状态及稳定性，实现各类接口通信及协议解析。 项目简介： 测试台软件： 1. 实现测试台与客户模块接口通信。包括 UART、SPI、IIC、LVDS、RS422/485/232、GTX、AURORA、SRIO、SGMII、Ethernet、PCIe 等接口通信。注：上述接口不是单一出现，而是多种类、多数量同时出现，因此需要考虑各个接口之间互不干扰的问题。 2. 可动态修改上述接口的配置，兼容性强。 3. 将接收到的来自客户接口数据进行协议处理，将处理后的数据组包后，通过网口发送给客户上位机。 4. 接收到客户上位机发出的指令，进行协议处理后，发送给指定接口，或执行相应的操作。 5. 具备接口自检功能，比如误码率测试等。 6. 具备在线升级功能。
自我评价	有坚持实干的精神，吃苦耐劳的韧性， 自主学习的觉悟。