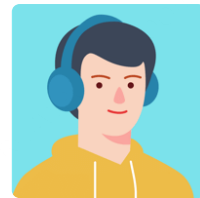


杨涛



男 | 年龄: 30岁 | 17720202285

9年工作经验 | 求职意向: FPGA开发 | 期望薪资: 35-45K | 期望城市: 深圳

个人优势

熟练掌握Verilog语言, 熟悉SystemVerilog语法

熟悉Xilinx和Altera的开发流程

仿真Modelsim

有丰富的时序与资源优化理解与经验

工作经历

武汉精测电子集团股份有限公司 fpga工程师 2022.06-至今

内容:

- 负责已有PG产品FPGA模块维护与优化, 熟悉DP、MIPI、LVDS、VBO等高速接口协议, 完成接口调试、功能维护及问题定位。
- 参与UFS 4.1控制器开发, 负责UniPro PA层及M-PHY接口相关功能实现与优化, 完成FASTAUTO功能开发及高速链路波形优化, 设备发送信号更标准。
- 参与UFS 5.0控制器开发, 负责UniPro PA层功能设计与实现, 实现TFS协议处理、数据组帧、数据对齐及分离等关键功能。

业绩:

JH8800设备成功交付, 客户要求关键指标均达成

深圳市纵维立方科技有限公司 fpga工程师 2019.10-2022.05

负责光固化打印设备FPGA系统设计与开发, 完成高速数据通路、显示接口及控制逻辑设计。

设计并实现LCD显示数据处理链路, 包括图像数据接收、RAM缓存、数据调度及高速接口发送。

开发RGB、LVDS、MIPI等显示接口驱动, 完成FPGA与显示模组之间的数据通信。

参与FPGA平台优化及打印质量提升, 通过数据处理算法优化抗锯齿效果, 实现多通道UV光源检测及校正功能。

教育经历

长江大学 本科 光电信息科学与工程 2013-2017