



冯茂铿



33岁 | 10年 | 本科 | 20-40K

具备9年FPGA设计经验，在通信，图像领域均有丰富经验，能独立承担复杂项目的开发工作。

掌握多种厂商FPGA设计流程，对设计的开发定义，仿真验证均有深刻理解。

工作经历

杭州灵眸医疗科技有限公司深圳分公司 | FPGA开发 | 逻辑 | 2023.11-至今

内容：

1.FPGA design including coding, simulation, verification and validation.

FPGA

教育经历

广东工业大学 | 本科 | 电子科学与技术 | 2012-2016

卓越工程师计划