

林卓佳

手机: 15521050729 | 地址: 深圳 | 应聘岗位: FPGA

邮箱: 3138492121@qq.com



个人总结

- 4年+ FPGA开发与调试经验, 熟悉 Xilinx / Lattice / 安路 / 亿海微 多厂商平台, 具备从原理图、PCB 到代码移植、系统联调的全链路问题定位能力。曾独立解决千兆网通讯不稳定、国产 FPGA 移植等问题, 积累了丰富的故障排查方法论与文档输出经验, 有跨部门沟通经历, 期望向 FPGA 技术支持方向发展。

教育经历

广东工业大学 - 电子科学与技术 本科 物理与光电工程学院

2016年09月 - 2020年06月

- 相关课程: VHDL、C语言、单片机、嵌入式、开关电源、高频电子、信号与系统、数电、模电等

工作/项目经历

深圳洲明科技股份有限公司 - FPGA工程师

2020年07月 - 2024年04月 (4年)

核心项目一: 三合一项目接收卡千兆网络通讯调试

- 项目背景: 五级通讯链路 (PC-发送卡FPGA-发送卡MB-接收卡FPGA-接收卡MCU), 涉及UART、SPI及千兆网技术, 采用安路FPGA芯片。
- 与上位机、ARM团队跨部门联调, 定位并解决多网口级联通讯不稳定、不同步、信号跨时钟域传输不稳定、SPI寄存器读写通道不稳定等核心技术问题。
- 独创中断计数调试手段, 大幅提升通讯故障定位效率, 对产品通讯稳定性达到发布状态起到关键作用。

核心项目二: 三合一项目多功能卡移植与调试

- 基于Xilinx Spartan6 (slx16ftg256), 移植到LFE5U25F6BG256C平台, 完成SV到Verilog的代码转换与移植。
- 涉及PLL、BRAM、CCLK、IODELAY、IODDR、STARTUP等原语、IP核及UART模块的移植与调试。

核心项目三: COB-TV项目LVDS网络通讯验证

- 基于Xilinx XC7A50t平台, 完成RGMII接口到LVDS接口的改造验证。
- 执行不同长度PCB走线、双绞线的误码丢包测试, 以及无线模块透传测试, 输出完整测试报告。
- 熟练掌握示波器、逻辑分析仪、负载仪等仪器仪表的使用; 熟练掌握基于AD的电路图设计和基础的2层板PCB绘制; 在日常的异常分析、替代料测试、新产品开发过程中熟练掌握常用电子元器件的功能特性;

深圳奥特康恩科技有限公司 - FPGA工程师

2024年05月 - 2024年08月 (3个月)

核心项目: Blake3算法实现与优化

- 基于XCVU9P-2FLGA2104平台, 采用流水线+多核设计架构 (3核/slr), 实现625MHz主频、92%资源利用率的高性能Blake3算法。
- 针对两个32位数加法进行深度优化, 平衡时序与资源占用。

其他项目: - XEL项目多路数据流转单路数据流输出逻辑模块实现 (FIFO应用)。- RXD项目SHA512算法面积优化, 采用分时复用技术降低资源占用。

深圳武锋技术科技有限公司 - FPGA工程师

2024年09月 - 2026年07月 (2年)

项目: USRP B205无线电接收机国产FPGA移植

- 负责将基于Xilinx XC6SLX150的设计移植到国产中科亿海微EQ6HL130CSG484-H平台, 涵盖电路调试与代码移植全流程。
- 系统性排查并解决多类硬件与软件问题: 启动配置错误、封晶振无输出、输出电平不匹配、厂商bin文件异常、普通IO速率配置错误导致输出时钟异常、虚焊、ILA占用资源过多导致抓取数据错误等。

技能/证书及其他

- 证书: 英语CET-6 (476分)
- 技能: 【FPGA开发】Verilog / SV; 【硬件调试】示波器 / 逻辑分析仪 / 负载仪 / 原理图与PCB设计 (AD); 【其他】Linux基础