

何广印

女 | 37岁 13363911498 384830923@qq.com

14年工作经验 | 集成电路IC设计 | 期望薪资：35-45K | 期望城市：西安



个人优势

4年硬件开发经验，之后6年 FPGA 编程经验；2年半的数字 IC 设计经验；

硬件开发：

从事过 FPGA+DSP 图像处理板原理图设计及调试，熟悉 HDMI SDI PAL/NTSC 接口，内外部协调推进项目进展

FPGA开发：

sensor或红外探测器驱动、ISP算法实现与移植，Cameralink 接口，sdi 接口等驱动；熟练应用 DDR，FLASH，UART，SPI，I2C；

数字IC开发：

熟悉MIPI DSI,Synopsys 网口 IP GMAC ,开发 mailbox;

熟练 verilog 编码，时序约束，熟悉AMBA系列的APB AHB AXI总线；熟练使用vivado，VCS,verdi ,modelsim，nLint,Spyglass,matlab等工具

工作经历

西安知象光电科技有限公司 FPGA开发

2025.07-至今

mipi csi接口调试；中值滤波，高斯滤波，双边滤波，极限矫正，psp算法的FPGA实现；

奕斯伟计算技术 数字ic设计工程师

2022.12-2025.07

内容：

数字 IC 开发

业绩：

参与车载芯片的开发，从数字前端开发到 FULLMASK，开发 mailbox 模块，AXI 效率统计模块，使用synopsys网口 GMAC，MIPI DSI

熟练使用VCS,Verdi,nlint等工具，有成功流片经验

凌云光技术集团有限责任公司 逻辑工程师

2018.11-2022.12

应用 Xilinx 系列 FPGA 完成以下工作：

1.参与分析、编写 FPGA 设计方案，器件选型；

2.sensor 或探测器驱动,ISP 图像处理算法verilog编码，结合 matlab 仿真实现和移植

(AE/AD,CCM,contrast,sharpen,denoise，FFC,HDR等)，输出接口驱动，通信 UART，SPI，I2C调试；

3.配合软件使用 bd 调试 microblaze。

华讯方舟科技有限公司 电子工程师

2015.12-2018.11

1) 图像采集板卡原理图绘制，板卡硬件调试；

2) 视频接口 camera link,sdi,hdmi verilog 代码优化编写仿真调试；

3) VPX 机箱系统中板卡、机箱设计协议，方案编写；

军民品电池组电子系统 主要工作：

- 1) 自研2-4层板原理图与保护板PCB绘制（Pads）、板子测试调试。
- 2) 参与项目前期策划研发、电子材料选型，硬件性能测试。
- 3) 制定技术文件；GJB技术文件。

主要承接项目：军品移动电源，玩具电池组设计，自研2、4层保护板开发及测试。

项目经历

V2X车载芯片

数字IC开发

2023.01-2024.08

内容：

车载V2X数据传输芯片

业绩：

Synopsys 1000M/100M GMAC
MIPI DSI

可见光相机

FPGA开发

2018.11-2022.12

内容：

可见光相机组件实现功能：

- 1. 常规面阵，大面阵 sensor 驱动；
- 2.经过 bayer 插值，白平衡，CCM，对比度，锐化，宽动态，饱和度，电子透雾，降噪，FFC,DPC等算法后输出图像。
- 3.输出接口 Camerlink，SDI，多种接口芯片。

业绩：

FPGA 逻辑工作主要有：

- 1.FPGA选型，详细设计方案，调试文档编写；
- 2.sensor 驱动，图像接口驱动，成熟算法移植，新算法vivado结合matlab实现及移植；
- 3.通信指令处理包括 uart，SPI，I2C；
- 4.图像缓存 DDR，参数存储 FLASH。

中波红外相机

FPGA工程师

2019.02-2019.04

内容：

制冷型中波红外：1.ITR,IWR两种曝光读出方式；2.黑热白热功能切换，帧间滤波；3.DDE算法；

业绩：

责任描述:1.红外探测器驱动，开发了ITR,IWR两种方式；2.实现黑热白热功能切换，帧间滤波算法。

VPX数字图像处理与分析系统

FPGA硬件工程师

2018.01-2018.07

内容：

数字图像处理与分析系统 硬件 FPGA 逻辑

图形处理板+存储板 架构

图像板在多模式图像开发板FPGA+DSP的基础上改版为 VPX 板卡，新增 VGA 接口转接后挂机箱LVDS屏，ARM端 LINUX 系统，加载USB 接口驱动接机箱鼠标和键盘，执行红外跟踪算法（模板匹配及其他），在 QT界面点击执行存储，回放命令。

通信接口：RS422 RS232 LVDS Ethernet USB 板间数据 SRIO

业绩：

责任描述：

机箱外包技术协议把控，VPX 背板原理图绘制，图像板卡硬件调试，FPGA 图像接口程序优化仿真调试；机箱系统硬件调

试，配合软件工程师搭建 FPGA 端通路工程程序。

多模式图像处理验证平台

FPGA硬件工程师

2016.03-2017.07

内容:

处理验证平台（开发板）：

ZYNQ 045+DSP6678架构

集成 Cameralink base 输入输出，SDI 输入输出，PAL/NTSC 输出，HDMI 输出，多种视频接口的图像处理开发板。

接口 SRIO PCIE RS422 RS232 LVDS Ethernet

业绩:

责任描述：

工作内容：板卡硬件调试，verilog编码视频接口通信接口调试；

教育经历

西北工业大学

硕士

工商管理

2025-2028

西安理工大学

本科

电子科学与技术

2008-2012

专业课程：半导体原理，半导体材料应用原理，集成电路设计，集成电路工艺